

高精細画像処理システム^{*1}

鈴木 健司^{*2} 一瀬 彰^{*3}

High Resolution Image Processing System

Kenji Suzuki Akira Ichinose

1 はじめに

画像処理アルゴリズムの研究開発からその成果のターゲット機への適用までを一環してサポートする画像処理システム¹⁾を開発し、1993年6月より販売を開始した。このシステムは、512×480画素の画像入出力部を標準で装備する一方、任意サイズの画像を処理す

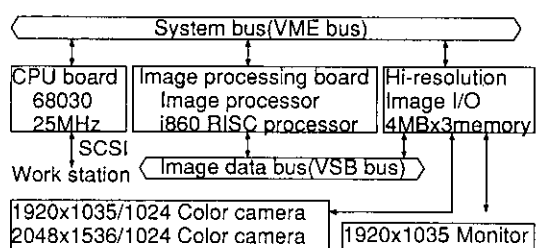


Table 1 Frame grabber board specification

Item	Specification
Frame memory	RGB × 2 048 × 2 048 × 8 bit
Overlay memory	2 048 × 2 048 × 8 bit
Input LUT	RGB × 8
Output LUT	RGB

